



FDD基板 改造位置 プロット図  
S=N/S

1. 概要

本図面は、PC-9821 が標準で搭載している FD1231T または FD1238T を取り外し、PC/AT 互換機用 FDD を接続する際に FDD に対して改修を行う図面である。

PC-9821 Ls12/D10 への接続は、別途「FDDインターフェイス変換基板回路図」と合わせて改造を行うこと。

2. 材料

Z1D (コントロールチップに BH9547KV を搭載した個体)

3. 改造内容

- A. 1 番ピンが GND へ接続されているので、「JP6」の 0ohm の抵抗を撤去する。
- B. 2 番ピンがコントロールチップの Mode Select へ接続されているので、「JP12」のハンダを撤去する。
- C. 33 番ピンが GND へ接続されているので、「JP3」のハンダを撤去する。
- D. 34 番ピンがコントロールチップの Disk Change へ接続されているので、「JP2」のハンダを撤去する。
- E. ドライブ番号を DX1 から DX0 とする必要がある場合に限り、「JP10」のハンダを撤去し「JP11」をショートする。
- F. 1 番ピンとコントロールチップの Mode Select を接続する為に「R41」へ 0ohm の抵抗を新設する。
- G. 2 番ピンとコントロールチップの Density を接続する為に「JP7」をショートする。
- H. 33 番ピンとコントロールチップの Disk Change を接続する為に「JP8」へ 0ohm の抵抗を新設する。  
ただし、「FDDインターフェイス変換基板回路図」を用いて FD1238T 搭載機に接続する場合は接続しない。
- I. 34 番ピンとコントロールチップの Ready を接続する為に「JP1」へ 0ohm の抵抗を新設する。

4. 特記事項

- A. 改造した FDD と PC-9821 を接続する際は、端子のピンサインに注意すること。
- B. 1 番ピンへ 360/300 信号を入力する時は、74HC14 などを用いて信号を反転させること。

工事名称 PC-9821 PC/AT 互換機用 FDD 接続計画	工事設計図	縮尺 N / S	1
図面名称 Z1D 改修図			1
 <b>試運転の資料館</b> Library of Shiunten			