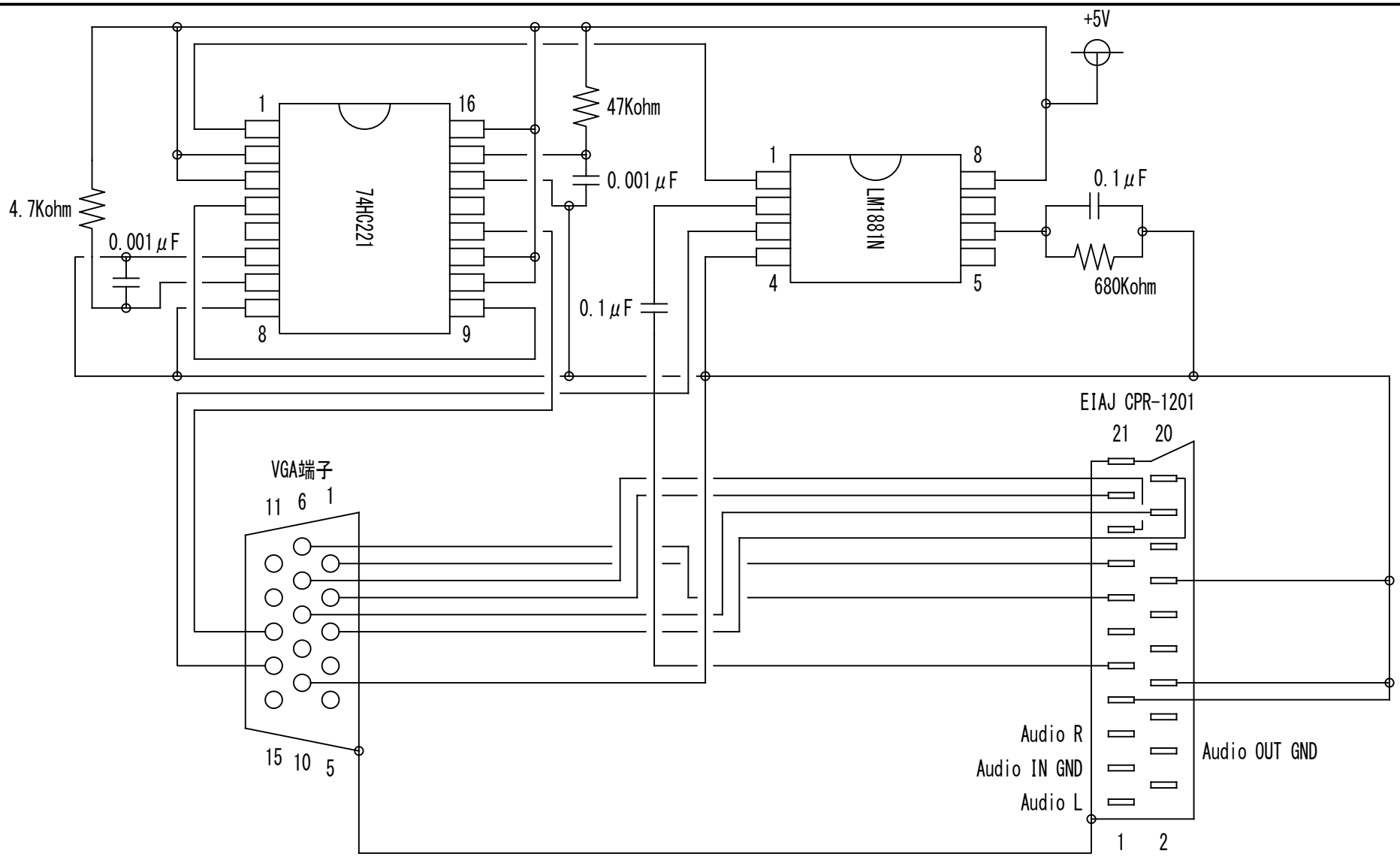

特記事項：

1、LM1881Nに付随する抵抗は、水平同期周波数15kHzのNTSC信号を入力する前提で選定している。

2、74HC221は、東芝製TC74HC221相当品に水平同期周波数15kHzのNTSC信号を入力する前提で、コンデンサと抵抗を選定している。製造メーカーにより差異がある為、データシートを確認すること。

3、PS2でのVGA信号、所謂アーケード基板の映像信号など、水平同期周波数が本図面の前提と異なる場合は各コンデンサ及び抵抗の仕様をデータシートを確認して変更すること。

4、各抵抗は、微調整が必要な場合がある為データシートを確認し必要な性能を持つ可変抵抗とする事を推奨する。

工事名称　複合同期信号分離出力化改造	工　事 設計図	1
図面名称　複合同期信号分離出力回路図（基本形）	縮尺　N／S	1

試運転の資料館
Library of Shiunten